

Laboratori de Com 1  
*Tema 4 - Esquema de modulació ASK*  
Estudi previ

Lluís Batlle i Rossell  
David Sabaté i Culubret

21 de febrer de 2003

## 1 Diagrama de blocs i descripció del sistema

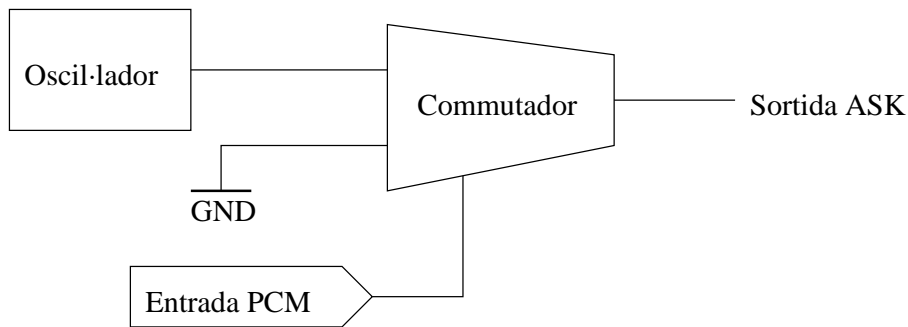


Figura 1: Esquema del modulador

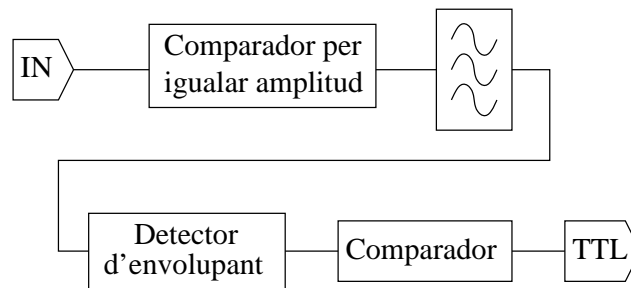


Figura 2: Esquema del demodulador

## 2 Configuració de l'oscil·loscopi

Per poder veure correctament una trama de bits de la UART (posada en el canal 1) cal configurar adequadament l'oscil·loscopi. Sabent que la freqüència de

la UART és de 83.3Kbps, cada bit ocupa 12ms. Per visualitzar correctament la trama de 12 bits, doncs, ens cal una base de 20ms/div. El sincronisme ha d'estar posat en el mateix canal on hem entrat la trama de bits (en el nostre cas el 1) amb flanc de baixada. El *trigger* el posariem lleugerament per sobre dels 0V. A més l'origen de temps el situariem a l'esquerra de la pantalla de l'oscil·loscopi per tal de poder veure tota la trama.